

모듈 제품 사양서

양산 / 개발 / 평가

제 품 명	LTF550HQ01-A
작성일자	
개정번호	



등록 No				기안부서		
배포일자	2009/10/19	배포공정 No	INLINE/외관검사	적용 Model	LTF5	550HQ01-A
제 목	[3] 제품 외관 사양		모 표준번호			

[BLU 뒷면 외관사양]



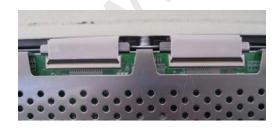
[라벨 및 각인]



[라벨 위치]



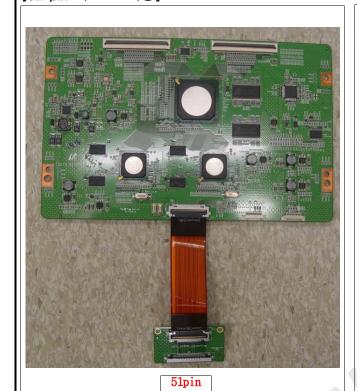
[AL-TAPE 부착 없음]





등록 No				기안부서		
배포일자	2009/10/19	배포공정 No	INLINE/외관검사	적용 Model	LTF55	50HQ01-A
제 목	[4] IT 단 82 pin 쪽 보	모 표준번호				

[82 pin 쪽 보드 사양]





[SIGNAL PIN MAP]

82PIN

Connector: JAE, 82pin(3708-002777)

1	-		D: N	
	Pin Number	Signal	PinNum ber	Signal
	1	Panel_VCC	27	Ch3[1]-
	2	Panel_VCC	28	Ch3[1]+
	3	Panel_VCC	29	Ch3[2]-
	4	Panel_VCC	30	Ch3[2]+
	5	Panel_VCC	31	GND
	6	N.C.	32	Ch3CLK-
	7	GND	33	Ch3CLK+
	8	GND	34	GND
	9	GND	35	Ch3[3]-
	10	Ch1[0]-	36	Ch3[3]+
	11	Ch1[0]+	37	Ch3[4]-
	12	Ch1[1]-	38	Ch3[4]+
	13	Ch1[1]+	39	GND
	14	Ch1[2]-	40	SCL_I(for TCON)
	15	Ch1[2]+	41	NC
	16	GND	42	NC
	17	Ch1CLK-	43	WP(EEPROM)
	18	Ch1CLK+	44	SDA_I(for TCON)
	19	GND	45	LVDS_SEL
	20	Ch1[3]-	46	NC
	21	Ch1[3]+	47	NC
	22	Ch1[4]-	48	NC
	23	Ch1[4]+	49	NC
	24	GND	50	NC
	25	Ch3[0]-	51	N.C(HVS for LCD)
	26	Ch3[0]+		

Number	Signal			
82	GND			
81	Ch2[0]-			
80	Ch2[0]+			
79	Ch2[1]-			
78	Ch2[1]+			
77	Ch2[2]-			
76	Ch2[2]+			
75	GND			
74	Ch2CLK-			
73	Ch2CLK+			
72	GND			
71	Ch2[3]-			
70	Ch2[3]+			
69	Ch2[4]-			
68	Ch2[4]+			
67	GND			
66	Ch4[0]-			
65	Ch4[0]+			
64	Ch4[1]-			
63	Ch4[1]+			
62	Ch4[2]-			
61	Ch4[2]+			
60	GND			
59	Ch4CLK-			
58	Ch4CLK+			
57	GND			
56	Ch4[3]-			
55	Ch4[3]+			
54	Ch4[4]-			
53	Ch4[4]+			
52	GND			

Signal

[화면이상 발생 시 확인 절차]

1차 조치사항: 쪽보드와 C-PBA CABLE 설체결 여부 확인

2차 조치사항 : 쪽보드 교체

3차 조치사항: FPC 설체결 확인



등록 No				기안부서		
배포일자	2009/10/19	배포공정 No	INLINE/외관검사	적용 Model	LTF55	0HQ01-A
제 목	[4] IT 단 82 pin 쪽 보	모 표준번호				

[SIGNAL 51PIN MAP]

Pin	Description			Description		
1	Vdd (12V)				F	RE[0]P
2	V	'dd (12V)	27		F	RE[1]N
3	V	'dd (12V)	28		F	RE[1]P
4	V	'dd (12V)	29		F	RE[2]N
5	V	'dd (12V)	30		F	RE[2]P
6	No	connection	31	Even		GND
7		GND	32	LVDS	F	RECLK-
8		GND	33	Signal	F	RECLK+
9		GND	34	0.9		GND
10		RO[0]N	35		F	RE[3]N
11		RO[0]P	36		RE[3]P	
12		RO[1]N	37		RE[4]N	
13		RO[1]P	38		F	RE[4]P
14		RO[2]N	39	GND		
15		RO[2]P	40	SCL		NOTE2
16	Odd	GND	41	SDA		NOTEZ
17	LVDS	ROCLK-	42	No connection		NOTE1
18	Signal	ROCLK+	43	BUS_RL	1	NOTE2
19		GND	44	No connection		JOTE1
20		RO[3]N	45	No connection		NOTE1
21		RO[3]P	46	DCC OPTION	NC	NOTE3
22		RO[4]N	47	No connect	tion	
23		RO[4]P	48	No connect	tion	
24	GND		49	No connect	tion	NOTE1
25	Even LVDS	RE[0]N	50	No connect	tion	NOTE1
			51	HVS		



등록 No				기안부서		
배포일자	2009/10/19	배포공정 No	기구/외관검사	적용 Model	LTF5	50HQ01-A
제 목	[4-1] 제품 PIN MAP				모 표준번호	



1. CN101 Connector : 130001WR-02E (Yeon-ho) CN102 Connector : 130001WR-02H (Yeon-ho)

-			
	Pin No.	Symbol	Remark
	1	HV1	High Voltage Normal Polarity Input
	2	HV2	High Voltage Normal Polarity Input

2. CN104 Connector : KN30-7P-1.25H (Hirose)

Pin No.	Symbol	Remark
1	Vcc	12V Power Supply
2	TBD	TBD
3	TBD	TBD
4	GND	Signal Ground
5	GND	Signal Ground
6	LD	Protection Signal (Lamp Detected)
7	LD	Protection Signal (Lamp Detected)

[Recommended Electrical Characteristics]

항	Sym	Spec.			단위	ш¬
목		Min	Тур	Max	단위	비고
Total Input Current	IT ₁	175	184	194	mA _{rms}	* PWM duty : 100% * 관전류 : 약 11.5™A/Lamp
(IP Output Current)	ΙΤ _p	266	280	294	mA _{max}	* T ₁ = _{HV1+} _{HV2} , CN102

[Feedback I/O Specification]

항목		Sym	Min	Тур	Max	단위	Remark
Supply Voltage		Vcc	10	12	14	V_{dc}	
Input Current		Ic	20	-	100	mA	
	High Voltage	V _{LD}	V _{cc} -0.5	_	Vcc	V	Normal: High
Protection	Low Voltage		-	-	1		High Abnormal: Low



등록 No				기안부서		
배포일자	2009/10/19	배포공정 No	검사공정	적용 Model	LTF	=550HQ01-A
제 목	[4-] 제품 Pin Map				모 표준번호	

[설비 SETTING 참조사항]

해상도	1920*1080	Clock(Hz)		60
구동방식	-	BIT		8
AGING 패턴	-	HVS		유
POL 사양	COP		방식	I2C-DVR
FOL MA	001	Flicker		(Normal)
BIST CONTROL	X		패턴	1dot Green

VBL SHAPE / LAMP수	LAMP 16 EA
-------------------	------------

ITEM	SYMBOL	MIN.	TYP.	MAX.	UNIT	NOTE
Power Supply Voltage	VDD	-	12	_	V	(1)
Interface Type	AiPi+		Tcon 내장형		70	
	(a) Black	_	2400	2800	mA	
Power Consumption	(b) White	-	2500	2800	mA	(2),(3)
	(c) N-pattern	-	3000	3400	mA	
Vsync Frequency	fV	-	60	_	Hz	
Hsync Frequency	fH	-	67.5	_	kHz	
Main Frequency	fDCLK	-	148.5	-	MHz	
Rush Current	IRUSH	-	_	6	А	(4)





NO.	PMS Variable	대분류	입력 값	입력 조건 값
1	PRODUCT GROUP	제품 모델명	LTF550HQ01	Text 0~20Byte
2	VDD_VOLT	C-PBA 구동전압사양	12	입력값 ; 1 ~ 30 (소수점 이하 한자리 적용)
3	VBL_VOLT	인버터 구동전압사양	IP-구동	입력값 ; 1 ~ 30 (소수점 이하 한자리 적용)
4	ADIM_VOLT	A-DIMMING 사양	-	입력값 ; 1 ~ 30 (소수점 이하 한자리 적용)
5	PWN_DUTY	PWM DIMMING 사양	-	입력 값 ; 0~100% (인버터 타입의 필요시만 입력)
6	IP_SELECT	발란스보드 사양	EP1	역위상-단측 = RP1 역위상-양측 = RP2 동위상-단촉 = EP1 동위상-양측 = EP2 하나로 TV = HANARO
7	LAMP_COUNT	LAMP 개수	16	입력 값 ; 1 ~ 100
8	LAMP_CURRENT TOTA	LAMP CURRENT	11.5 mA 184mA	입력 값 ; 0 ~ 100 (소수점 이하 한자리 적용) (소수점 이하 한자리 적용)
9	DOT_CLOCK	DOT CLOCK(Mhz) 사양	74.25	DUAL/QUAD/FULLQUAD의 HORIZONTAL 설비입력값은 제품TIMING값의 1/2 값임 SINGLE은 제품,설비 동일 ※ NO.25 참조
10	FLICKER_TYPE	FLICKER 조절 방식	12C-DVR (Normal)	Pulse-DVR / I2C-DVR(NORMAL) / Genie-Lite / McFi
11	SHAKE_SYNC	동기화 방식	Н	미입력 = 사용안함 Hsync만 동기 필요시 : H Vsync만 동기 필요시 : V Hsync + Vsync 모두 필요시 : HV
12	FLICKER_PAT	FLICKER TEST PATTERN	1*1	1*1 / 2*1 / 2*2
13	RESOLUTION	해상도	1920*1080	
14	HVS	HVS 사용 유.무	N	N / Y

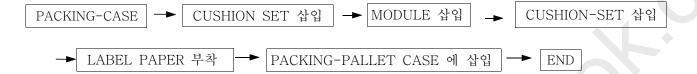
		모 표준	번호			
NO.	PMS Variable	대분류	입력 값	입력 조건 값		
15	THD		960	DUAL/QUAD/FULLQUAD의		
16	THP	구동 TIMMING	25	HORIZONTAL 설비입력값은 제품TIMING값의 1/2 값임		
17	THS	HORIZONTAL	115	SINGLE은 제품,설비 동일		
18	TH	HOITIZONIAL	1100	※ № 10.25 참조		
19	TVD		1080			
20	TVP		7	입력 값 ; 1 ~ 4095		
21	TVS	VERTICAL	39	(소수점 사용 없음)		
22	TV		1125			
	Hswnd THP					
	Vsynd TVP TVD TVF					
■ 기존 작업사양서 대비 TIMING 입력값이 상이하니 상기 FORMAT에 대해서는 입력값 그대로 설비 SETTING할것						
23	BIT	DATA BIT 사양	8	8 / 10 / 12		
24	DICT	BIST CONTROL	v	N. J. M.		

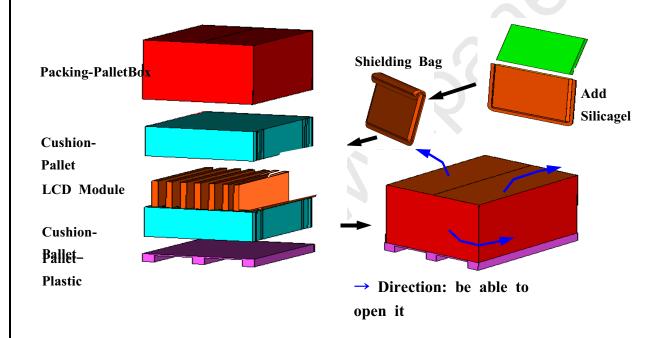
23	RII	DATA BIT VIS	8	8 / 10 / 12
24	BIST	BIST CONTROL 유.무	Υ	N / Y
25	LCD_TYPE	구동방식 사양	DUAL	SINGLE DUAL QUAD = DUAL 입력, QUAL 출력 모델 FULLQUAD = QUAD 입력 모델
26	POL_TYPE	POL 사양	COP GLARE	ANTIGLARE / GLARE
27	CUSTOMER	CUSTOMER VD		Text 0~20Byte



등록 No				기안부서		
배포일자	2009/10/19	배포공정 No	포장공정	적용 Model		LTF550HQ01-A
제 목	[5] 포장 사양				모 표준번호	

항 목	중 량	비고	
TFT-LCD MODULE	17.5kg/pcs	실리카겔 제품당 4개입 (10g X 4)	
BOX	191.4kg/box (포장포함)	9 modules/box	





- ► Packing Pallet Box (LJ69-00866A)
- ► Cushion-Form (LJ69-02604A)
- ► Module (9EA)
 in Bag-Shielding
 (6902-000665)
 with Silica Gel 4ea/1Module
 → Module배면에 투입
- ► Pallet-Plastic (LJ69-01393A)